

Matriz Codificadora MAT-8421

1. Definição

A matriz codificadora MAT-8421 é um dispositivo passivo projetado para converter sinais decimais em código BCD, conforme a tabela da verdade constante no desenho T0002 rev. 03.

2. Aplicação Típica

A matriz codificadora recebe sinais decimais provenientes de um disco de contatos e converte-os em código BCD, que são utilizados em indicadores digitais de posição e/ou em sistemas digitais de controle.

3. Princípio de Operação

Este dispositivo é composto por um conjunto de diodos montados em um arranjo matricial. Ele possui 33 entradas (correspondentes às 33 posições de um comutador) e 6 saídas (capazes de representar os números 1 a 33 em formato BCD).

Para codificar um valor entre 1 e 33, aplica-se um sinal de tensão DC entre a entrada a ser codificada e todas as saídas. Este sinal é conduzido por pelo menos um diodo, elevando o sinal de uma ou mais saídas ao nível de tensão aplicado na entrada (menos a tensão de junção dos diodos polarizados diretamente).

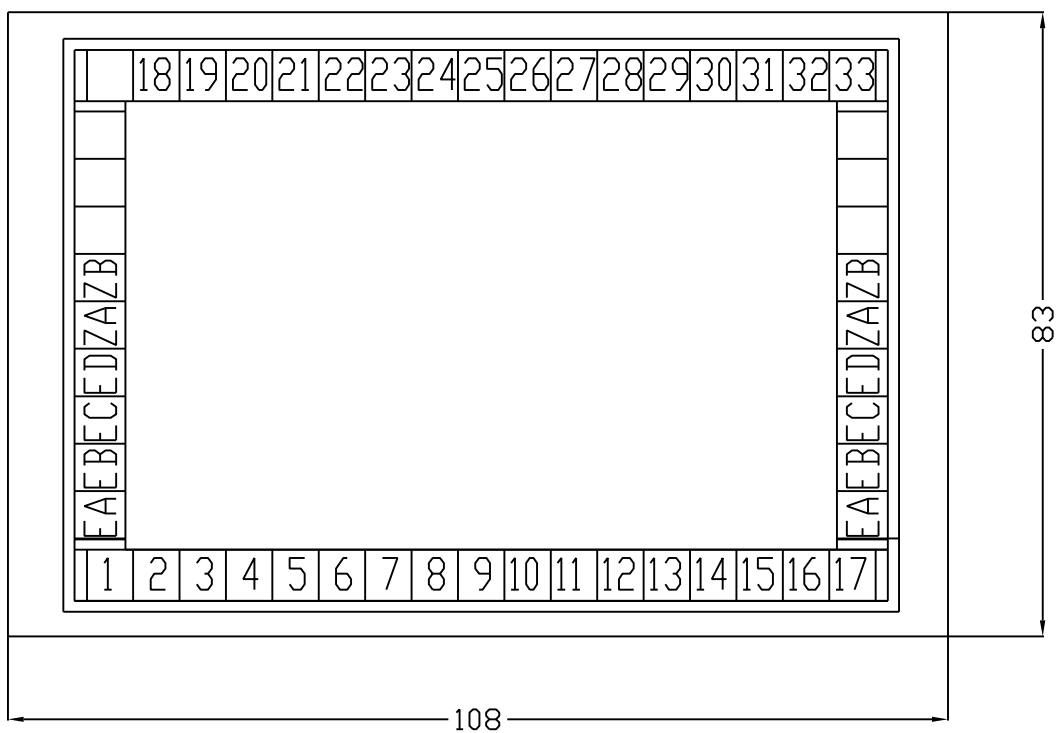
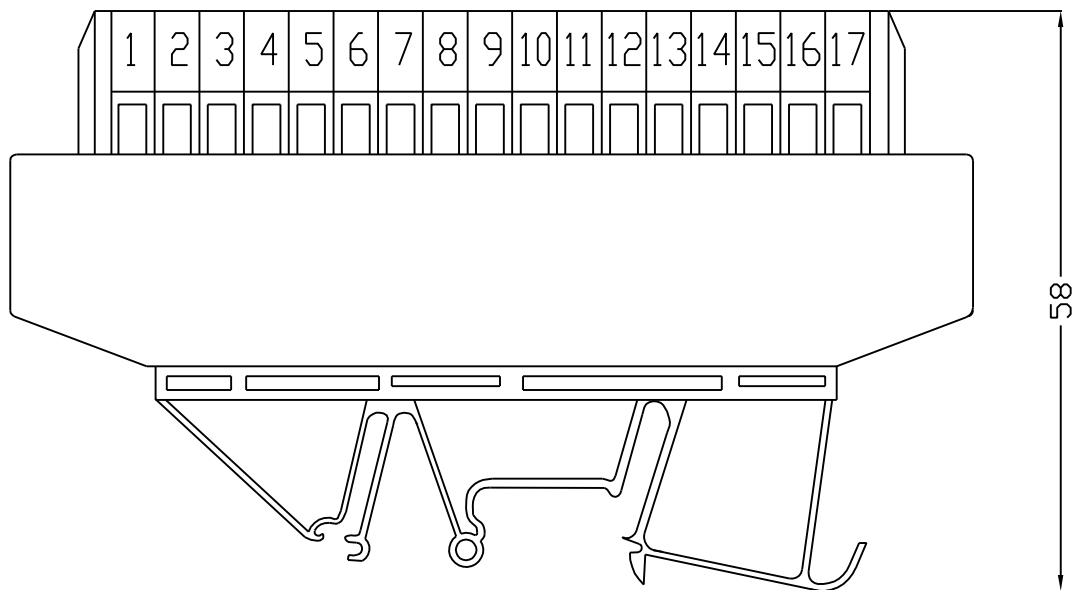
Versões com outras codificações e/ou tensão negativa podem ser fornecidas mediante pedido especial.

4. Especificações

Tensão reversa	1 kV
Máxima corrente média	1 A
Queda de tensão	< 1.8 V
Classe de proteção/isolação	II
Categoria de sobretensão	II
Grau de poluição	2
Fixação	Trilho DIN 35 mm
Peso	200 g
Temperatura de operação	-40 a 85 °C
Umidade	10 a 90% sem condensação

5. Fotografia do Produto

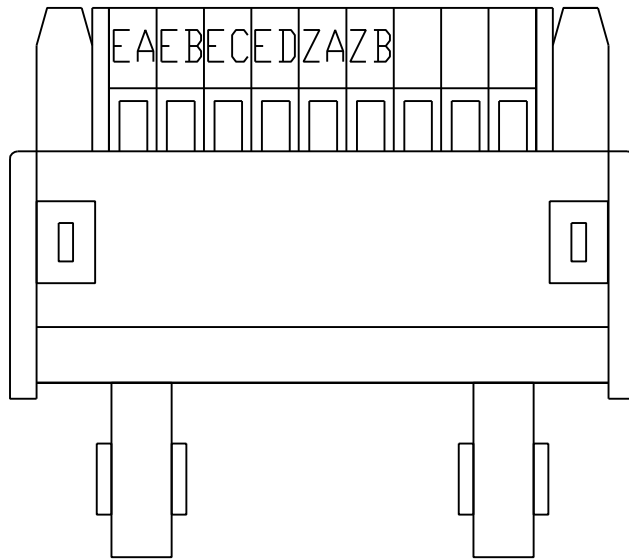






DIMENSÕES EM MM

BORNES PARA CABOS COM SECAO $\leq 2,5 \text{ MM}^2$

Acceito Cont. Qualid.	Aceito producao	MATRIZ DE DIODOS DESENHO DE DIMENSÕES EXTERNAS	Escala Ref.	
Projeto conf.	Des. por. N.A.			
Des. conf.	Emit. Depto Data	T0002 REV.03	Alt. num.	Folha num.
LICHT E. ELETRONICA				1/2



POSICAO DO COMUTADOR	ESTADOS DAS SAIDAS								DISPLAY
	DEZENAS				UNIDADES				
	ZA	ZB	ZC	ZD	EA	EB	EC	ED	
1					█				1
2					█	█			2
3					█				3
4					█		█		4
5					█	█	█		5
6					█		█		6
7					█	█	█		7
8					█			█	8
9					█			█	9
10	█				█				10
11	█				█	█			11
12	█				█				12
13	█				█	█			13
14	█				█		█		14
15	█				█	█	█		15
16	█				█		█		16
17	█				█	█	█		17
18	█				█			█	18
19	█				█			█	19
20		█			█				20
21		█			█	█			21
22		█			█				22
23		█			█	█			23
24		█			█		█		24
25		█			█	█	█		25
26		█			█		█		26
27		█			█	█	█		27
28		█			█			█	28
29		█			█			█	29
30	█	█			█				30
31	█	█			█	█			31
32	█	█			█				32
33	█	█			█	█			33

 SAIDA NIVEL ALTO
 SAIDA NIVEL BAIXO

MATRIZ DE DIODOS MOD. 8421 1kV/1A – TENSÃO REVERSA: 1 kV
CORRENTE DIRETA MAX.: 1 A

Acceito Cont. Qualid.	Acceito producao	MATRIZ DE DIODOS DESENHO DE DIMENSÕES EXTERNAS	Escala Ref.	
Projeto conf.	Des. por. N.A.			
Des. conf.	Emit. Depto Data	T0002 REV.03	Alt. num.	Folha
LICHT E. ELETRONICA				2/2